



DD2 ARM7

- P0[0]/RD1/TXD3/SDA1 P0[1]/TD1/RXD3/SC1L
- P0[2]/TXD0 P0[3]/RXD0
- P0[4]/I2SRX_CLK/L0/RX3/CA2P1
- P0[5]/I2SRX_SDA/L8/SSEL1/MAT21
- P0[6]/I2SRX_SDA/L8/SSEL1/MAT21
- P0[7]/I2STX_CLK/L9/SCK1/MAT21
- P0[8]/I2STX_WS/L16/MISO1/MAT21
- P0[9]/I2STX_SDA/L17/MOSI1/MAT21
- P0[10]/TXD2/SC2L2/MAT31
- P0[11]/RXD2/SC2L2/MAT31
- P0[12]/USB_PPWR2/MISO1/AD0E
- P0[13]/USB_UP_LED2/MOSI1/AD0E
- P0[14]/USB_HSTEN2/USB_CONNECT2/SSEL1
- P0[15]/TXE/CMD/SDA1
- P0[16]/RXD1/SSEL0/SSEL1
- P0[17]/CTS1/MISO0/MISO
- P0[18]/DCCD1/MOSI0/MISO
- P0[19]/DSR1/MCICLK/SDA1
- P0[20]/DTR1/MCICMD/SC1L
- P0[21]/RH1/MCIPWR/RD1
- P0[22]/RTS1/MCICDAT0/D1
- P0[23]/AD0[0]/I2SRX_CLK/CAP30
- P0[24]/AD0[1]/I2SRX_WS/CAP31
- P0[25]/AD0[2]/I2SRX_SDA/TXD3
- P0[26]/AD0[3]/AOUT/RXD3
- P0[28]/SCL0
- P0[29]/USB_DP1
- P0[30]/USB_DN1
- P0[31]/USB_DP2
- USB_DN2
- P1[0]/ENET_TXD0
- P1[1]/ENET_TXD1
- P1[2]/ENET_TXD2/MCICLK/PWM0[1]
- P1[3]/ENET_TXD3/MCICMD/PWM0[2]
- P1[4]/ENET_TXE
- P1[5]/ENET_TX_ER/MCIPWR/PWM0[3]
- P1[6]/ENET_TX_CLK/MCICDAT0/PWM0[4]
- P1[7]/ENET_COL/MCICDAT1/PWM0[5]
- P1[8]/ENET_CRS_DV/ENET_CRS
- P1[9]/ENET_RXD0
- P1[10]/ENET_RXD1
- P1[11]/ENET_RXD2/MCICDAT2/PWM0[6]
- P1[12]/ENET_RXD3/MCICDAT3/PCAP0[0]
- P1[13]/ENET_RX_DV
- P1[14]/ENET_RX_ER
- P1[15]/ENET_REF_CLK/ENET_RX_CLK
- P1[16]/ENET_MDC
- P1[17]/ENET_MDIO
- P1[18]/USB_UP_LED1/PWM1[1]/CAP10
- P1[19]/USB_TX_E1/USB_PPWR1/CAP11
- P1[20]/USB_TX_DP1/L10/PWM1[2]/SCK1
- P1[21]/USB_TX_DM1/L11/PWM1[3]/SSEL1
- P1[22]/USB_RCV1/L8/L12/USB_PWRD1/MAT10
- P1[23]/USB_RX_DP1/L9/L13/PWM1[4]/MISO0
- P1[24]/USB_RX_DM1/L10/L14/PWM1[5]/MOSI0
- P1[25]/USB_LS1/L11/L15/USB_HSTEN1/MAT11
- P1[26]/USB_SSPND1/L12/L20/PWM1[6]/CAP10
- P1[27]/USB_INT1/L13/L21/USB_OVRCR1/CAP11
- P1[28]/USB_SCL1/L14/L22/PCAP1[0]/MISO1
- P1[29]/USB_SDA1/L15/L23/PCAP1[1]/MAT11
- P1[30]/USB_PWRD2/VBUS/AD0E
- P1[31]/USB_OVRCR2/SCK1/AD0E
- P2[0]/PWM1[1]/TXD1/TRACECLK/DOPWR
- P2[1]/PWM1[2]/RXD1/PIPESTAT1/CDLDE
- P2[2]/PWM1[3]/CTS1/PIPESTAT1/LCDDCLK
- P2[3]/PWM1[4]/DCCD1/PIPESTAT1/LCDDFP
- P2[4]/PWM1[5]/DSR1/TRACESYNCLDENAB/LCDM
- P2[5]/PWM1[6]/DTR1/TRACEPKT0/LCDB
- P2[6]/PCAP1[0]/R1/TRACEPKT1/L10/L4
- P2[7]/RD2/RTS1/TRACEPKT2/L1/L15
- P2[8]/TD2/TXD2/TRACEPKT3/L2/L17
- P2[9]/USB_CONNECT1/RXD2/EXTIN0/L3/L17
- P2[10]/EINT0
- P2[11]/EINT1/LCDDLKN/MCICDAT1/I2S_TX_CLK
- P2[12]/EINT2/L4/L3/L8/L11/MCICDAT2/I2S_TX_CLK
- P2[13]/EINT3/L5/L9/L19/MCICDAT3/I2S_TX_SDA
- P2[14]/CS2/CAP2[0]/SDA1
- P2[15]/CS3/CAP2[1]/SCL1
- P2[16]/CAS
- P2[17]/RAS
- P2[18]/CLKOUT0
- P2[19]/CLKOUT1
- P2[20]/DYCS0
- P2[21]/DYCS1
- P2[22]/DYCS2/CAP3[0]/SSEL0
- P2[23]/DYCS3/CAP3[1]/SSEL0
- P2[24]/CKEOUT0
- P2[25]/CKEOUT1
- P2[26]/CKEOUT2/MAT3[0]/MISO0
- P2[27]/CKEOUT3/MAT3[1]/MISO1
- P2[28]/DQMOUT1
- P2[29]/DQMOUT2
- P2[30]/DQMOUT3/MAT3[2]/SDA2
- P2[31]/DQMOUT3/MAT3[3]/SCL2
- P3[0]/D0
- P3[1]/D1
- P3[2]/D2
- P3[3]/D3
- P3[4]/D4
- P3[5]/D5
- P3[6]/D6
- P3[7]/D7
- P3[8]/D8
- P3[9]/D9
- P3[10]/D10
- P3[11]/D11
- P3[12]/D12
- P3[13]/D13
- P3[14]/D14
- P3[15]/D15
- P3[16]/D16/PWM0[1]/TXD1
- P3[17]/D17/PWM0[2]/RXD1
- P3[18]/D18/PWM0[3]/CTS1
- P3[19]/D19/PWM0[4]/DCCD1
- P3[20]/D20/PWM0[5]/DSR1
- P3[21]/D21/PWM0[6]/DTR1
- P3[22]/D22/PCAP0[0]/R1
- P3[23]/D23/PCAP0[1]/CAP0[0]
- P3[24]/D24/PCAP1[0]/PWM1[1]
- P3[25]/D25/MAT0[0]/PWM1[2]
- P3[26]/D26/MAT0[1]/PWM1[3]
- P3[27]/D27/CAP1[0]/PWM1[4]
- P3[28]/D28/CAP1[1]/PWM1[5]
- P3[29]/D29/MAT1[0]/PWM1[6]
- P3[30]/D30/MAT1[1]/RTS1
- P3[31]/D31/MAT1[2]
- P3[2]/D0
- P3[3]/D1
- P3[4]/D2
- P3[5]/D3
- P3[6]/D4
- P3[7]/D5
- P3[8]/D6
- P3[9]/D7
- P3[10]/D8
- P3[11]/D9
- P3[12]/D10
- P3[13]/D11
- P3[14]/D12
- P3[15]/D13
- P3[16]/D14
- P3[17]/D15
- P3[18]/D16/PWM0[1]/TXD1
- P3[19]/D17/PWM0[2]/RXD1
- P3[20]/D18/PWM0[3]/CTS1
- P3[21]/D19/PWM0[4]/DCCD1
- P3[22]/D20/PWM0[5]/DSR1
- P3[23]/D21/PWM0[6]/DTR1
- P3[24]/D22/PCAP0[0]/R1
- P3[25]/D23/PCAP0[1]/CAP0[0]
- P3[26]/D24/PCAP1[0]/PWM1[1]
- P3[27]/D25/MAT0[0]/PWM1[2]
- P3[28]/D26/MAT0[1]/PWM1[3]
- P3[29]/D27/CAP1[0]/PWM1[4]
- P3[30]/D28/CAP1[1]/PWM1[5]
- P3[31]/D29/MAT1[0]/PWM1[6]
- P3[32]/D30/MAT1[1]/RTS1
- P3[33]/D31/MAT1[2]
- P3[2]/D0
- P3[3]/D1
- P3[4]/D2
- P3[5]/D3
- P3[6]/D4
- P3[7]/D5
- P3[8]/D6
- P3[9]/D7
- P3[10]/D8
- P3[11]/D9
- P3[12]/D10
- P3[13]/D11
- P3[14]/D12
- P3[15]/D13
- P3[16]/D14
- P3[17]/D15
- P3[18]/D16/PWM0[1]/TXD1
- P3[19]/D17/PWM0[2]/RXD1
- P3[20]/D18/PWM0[3]/CTS1
- P3[21]/D19/PWM0[4]/DCCD1
- P3[22]/D20/PWM0[5]/DSR1
- P3[23]/D21/PWM0[6]/DTR1
- P3[24]/D22/PCAP0[0]/R1
- P3[25]/D23/PCAP0[1]/CAP0[0]
- P3[26]/D24/PCAP1[0]/PWM1[1]
- P3[27]/D25/MAT0[0]/PWM1[2]
- P3[28]/D26/MAT0[1]/PWM1[3]
- P3[29]/D27/CAP1[0]/PWM1[4]
- P3[30]/D28/CAP1[1]/PWM1[5]
- P3[31]/D29/MAT1[0]/PWM1[6]
- P3[32]/D30/MAT1[1]/RTS1
- P3[33]/D31/MAT1[2]

